Министерство цифрового развития, связи и массовых коммуникаций Федеральное государственное образовательное бюджетное учреждение

высшего профессионального образования

«Сибирский государственный университет телекоммуникаций и информатики» (СибГУТИ)

Отчёт

По лабораторной работе №2

«Схемная реализация логических элементов

по дисциплине:

«Электротехника, электроника и схемотехника»

Выполнили

студенты:

гр. ИП-311

Николаев Михаил

Мерлинский Глеб

Проверил:

Сажнев Александр Михайлович

**Цель работы:** Изучение элементов диодной и транзисторной логики.

**Ход работы:**

|  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- |
| **Номер**  **брига-ды** | **Микросхема отечествен-ная (аналог)** | | **Логические**  **элементы** | | **Модель**  **диода** | **Модель**  **n-p-n транзистора** |
| 3 | | [К555ЛЛ1](http://www.chipinfo.ru/dsheets/ic/155/ll1.html) (7432) | Четыре логичес-ких элемента 2ИЛИ |  | 1N4446 | 2N2923 |

|  |  |  |
| --- | --- | --- |
| X1 | X2 | y |
| 0 | 0 | 0 |
| 1 | 0 | 1 |
| 0 | 1 | 1 |
| 1 | 1 | 1 |

